|  |
| --- |
| Державний університет «Житомирська політехніка»Факультет комп’ютерно-інтегрованих технологій, мехатроніки і робототехнікиКафедра автоматизації та комп’ютерно-інтегрованих технологій ім. проф. Б.Б. СамотокінаСпеціальність: 131 Прикладна механіка |
| «ЗАТВЕРДЖУЮ»Проректор з НПР \_\_\_\_\_\_А.В. Морозов «\_\_» \_\_\_\_\_\_\_\_\_\_ 2019 р. | Затверджено на засіданні кафедри автоматизації та комп’ютерно-інтегрованих технологій ім. проф. Б.Б. Самотокіна протокол №\_\_ від «\_\_» \_\_\_\_\_\_\_2019р.Завідувач кафедри \_\_\_\_\_\_А.Г. Ткачук «\_\_» \_\_\_\_\_\_\_\_\_\_ 2019 р. |
| ТЕСТОВІ ЗАВДАННЯ**ЕЛЕКТРОНІКА ТА МІКРОПРОЦЕСОРНА ТЕХНІКА** |

|  |
| --- |
|  |

|  |
| --- |
|  |
| п/п | Питання |
| 1 | 2 |
| 1. | Оперативні ЗП поділяються на: |
| 2. | Дайте визначення шини мікропроцесорної системи |
| 3. | Визначте призначення шини адреси |
| 1 | 2 |
| 4. | Програматори слугують для: |
| 5. | Визначити основні складові мікропроцесорної системи: |
| 6. | ОЗП слугують для: |
| 7. | Визначити вміст сегменту кодів (CS) |
| 8. | Дайте визначення мікроконтролера |
| 9. | Апаратним стеком є: |
| 10. | Визначте основну перевагу апаратурного методу реалізації алгоритму |
| 11. | Як конструктивно реалізується мікропроцесор? |
| 12. | Визначте основну особливість архітектури Гарвардської |
| 13. | Виконати операцію XOR (виключне АБО) з числа 13 десяткової системи числення, перевівши його у двійкову чотирьох – розрядну систему і числа 1001 двійкової системи числення |
| 14. | Визначте основну перевагу архітектури Неймана |
| 15. | Чим відрізняється акумулятор від інших регістрів мікропроцесора? |
| 16. | Визначте призначення шини адреси |
| 17. | Постійні запам’ятовуючі пристрої бувають |
| 18. | Лінійною називається пам'ять: |
| 19. | Визначте призначення регістру стану мікропроцесора. |
| 20. | Визначте основну перевагу RISC-контролерів |
| 21. | Адресою «СЛОВА» є: |
| 22. | Стековою пам’яттю називають пам'ять, в якій реалізований принцип |
| 23. | Визначте основну перевагу апаратурного методу реалізації алгоритму. |
| 24. | Дайте визначення мікропроцесорної системи |
| 25. | Вказати основну особливість архітектури Неймана |
| 26. | Розвязати вираз і вказати відповідь у 16-й системі числення: $$147\_{10}-24\_{8}=А\_{16}$$ |
| 27. | Визначте призначення шини даних |
| 28. | Визначте призначення регістру стану мікропроцесора |
| 29. | Виконати логічну операцію AND (“і” – конюнкція) з числа $100111101101\_{2}$ і числа $111101111011\_{2}$. Відповідь вказати у шістнадцятковій системі числення |
| 30. | Вкажіть призначення шини адреси |
| 31. | Визначте призначення арифметико-логічного пристрою мікропроцесора |
| 32. | Що розуміється під терміном «Біт» |
| 33. | Визначте призначення регістру стану мікропроцесора |
| 34. | Системи числення поділяються |
| 35. | Що називається диз’юнкцією (логіка «OR»)? |
| 36. | Системи пристроїв вводу/виводу ВВ служать |
| 37. | Що являють собою виводи мікроконтролера МК 8051 Х1 та Х2? |
| 38. | Дайте визначення мікропроцесорної системи |
| 39. | Розвязати вираз і вказати відповідь у 16-й системі числення: $$98\_{10}-10\_{8}=А\_{16}$$ |
|  40. | Що називають інформаційною ємкістю (пам’яттю)? |
| 41. | Визначте призначення регістру стану мікропроцесора |
| 42. | Яка швидкодія МК МК 8051? |
| 43. | Виконати логічну операцію NOT (інверсія) з числа $100111101101\_{2}$. Відповідь вказати у шістнадцятковій системі числення |
| 44. | Що виконує функція RST (reset) контролера МК 8051? |
| 45. | Що розуміється під терміном «Біт»? |
| 46. | Що являє собою логічна операція “NOT” інверсія? |
| 47. | Системи пристроїв вводу/виводу ВВ служать |
| 48. | Що являється Кеш-пам’яттю процесора? |
| 49. | Виконати логічну операцію OR (диз’юнкція) з числа $100111101101\_{2}$ і числа $101101101111\_{2}$ Відповідь вказати у шістнадцятковій системі числення |
| 50. | Розвязати вираз і вказати відповідь у 16-й системі числення:$$101111011101\_{2}+32\_{8}=А\_{16}$$ |
| 51. | Оперативні ЗП поділяються на: |
| 52. | Дайте визначення шини мікропроцесорної системи |
| 53. | Визначте призначення шини адреси |
| 54. | Програматори слугують для: |
| 55. | Визначити основні складові мікропроцесорної системи: |
| 56. | ОЗП слугують для: |
| 57. | Визначити вміст сегменту кодів (CS) |
| 58. | Дайте визначення мікроконтролера |
| 59. | Апаратним стеком є: |
| 60. | Визначте основну перевагу апаратурного методу реалізації алгоритму |
| 61. | Як конструктивно реалізується мікропроцесор? |
| 62. | Визначте основну особливість архітектури Гарвардської |
| 63. | Виконати операцію XOR (виключне АБО) з числа 13 десяткової системи числення, перевівши його у двійкову чотирьох – розрядну систему і числа 1001 двійкової системи числення |
| 64. | Визначте основну перевагу архітектури Неймана |
| 65. | Чим відрізняється акумулятор від інших регістрів мікропроцесора? |
| 66. | Визначте призначення шини адреси |
| 67. | Постійні запам’ятовуючі пристрої бувають |
| 68. | Лінійною називається пам'ять: |
| 69. | Визначте призначення регістру стану мікропроцесора. |
| 70. | Визначте основну перевагу RISC-контролерів |
| 71. | Адресою «СЛОВА» є: |
| 72. | Стековою пам’яттю називають пам'ять, в якій реалізований принцип |
| 73. | Визначте основну перевагу апаратурного методу реалізації алгоритму. |
| 74. | Дайте визначення мікропроцесорної системи |
| 75. | Вказати основну особливість архітектури Неймана |
| 76. | Розвязати вираз і вказати відповідь у 16-й системі числення: $$147\_{10}-24\_{8}=А\_{16}$$ |
| 77. | Визначте призначення шини даних |
| 78. | Визначте призначення регістру стану мікропроцесора |
| 79. | Виконати логічну операцію AND (“і” – конюнкція) з числа $100111101101\_{2}$ і числа $111101111011\_{2}$. Відповідь вказати у шістнадцятковій системі числення |
| 80. | Вкажіть призначення шини адреси |
| 81. | Визначте призначення арифметико-логічного пристрою мікропроцесора |
| 82. | Що розуміється під терміном «Біт» |
| 83. | Визначте призначення регістру стану мікропроцесора |
| 84. | Системи числення поділяються |
| 85. | Що називається диз’юнкцією (логіка «OR»)? |
| 86. | Системи пристроїв вводу/виводу ВВ служать |
| 87. | Що являють собою виводи мікроконтролера МК 8051 Х1 та Х2? |
| 88. | Дайте визначення мікропроцесорної системи |
| 89. | Розвязати вираз і вказати відповідь у 16-й системі числення: $$98\_{10}-10\_{8}=А\_{16}$$ |
| 90. | Що називають інформаційною ємкістю (пам’яттю)? |
| 91. | Визначте призначення регістру стану мікропроцесора |
| 92. | Яка швидкодія МК МК 8051? |
| 93. | Виконати логічну операцію NOT (інверсія) з числа $100111101101\_{2}$. Відповідь вказати у шістнадцятковій системі числення |
| 94. | Що виконує функція RST (reset) контролера МК 8051? |
| 95. | Що розуміється під терміном «Біт»? |
| 96. | Що являє собою логічна операція “NOT” інверсія? |
| 97. | Системи пристроїв вводу/виводу ВВ служать |
| 98. | Що являється Кеш-пам’яттю процесора? |
| 99 | Виконати логічну операцію OR (диз’юнкція) з числа $100111101101\_{2}$ і числа $101101101111\_{2}$ Відповідь вказати у шістнадцятковій системі числення |
| 100. | Розвязати вираз і вказати відповідь у 16-й системі числення:$$101111011101\_{2}+32\_{8}=А\_{16}$$ |