

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 1

ЗАТВЕРДЖЕНО

Вченою радою факультету
інформаційно-комп'ютерних
технологій

28 лютого 2024 р., протокол № 8

Голова Вченої ради

 Тетяна НІКІТЧУК

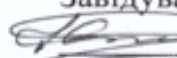
РОБОЧА ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ ОК13 «Архітектура комп'ютера»

для здобувачів вищої освіти освітнього ступеня «бакалавр»
спеціальності 122 «Комп'ютерні науки»
освітньо-професійна програма «Комп'ютерна графіка та розробка ігор»
факультет інформаційно-комп'ютерних технологій
кафедра комп'ютерних наук

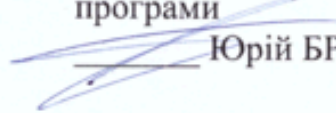
Схвалено на засіданні кафедри
комп'ютерної інженерії та
кібербезпеки

26 08 2024 р., протокол № 6

Завідувач кафедри

 Андрій ЄФІМЕНКО

Гарант освітньо-професійної
програми

 Юрій БРОДСЬКИЙ

Розробник: кандидат технічних наук, доцент кафедри комп'ютерної інженерії та
кібербезпеки Олексій ШЕЛУХА

Житомир
2024 – 2025 н.р.

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 2

Робоча програма навчальної дисципліни «Архітектура комп'ютера» для здобувачів вищої освіти освітнього ступеня «Бакалавр» спеціальності 122 «Комп'ютерні науки» освітньо-професійна програма «Комп'ютерна графіка та розробка ігор» затверджена Вченою радою факультету інформаційно-комп'ютерних технологій від 28 серпня 2024 р., протокол № 8.

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 3

1. Опис навчальної дисципліни

Найменування показників	Галузь знань, спеціальність, освітній ступінь	Характеристика навчальної дисципліни
		денна форма навчання
Кількість кредитів 3	12 «Інформаційні технології	Нормативна
Модулів – 1	Спеціальність 122 «Комп’ютерні науки»	Рік підготовки:
Змістових модулів – 2		1-й
Загальна кількість годин – 90		Семестр
		1-й
Тижневих годин для денної форми навчання: аудиторних 3 самостійної роботи – 2,625	Освітній ступінь «Бакалавр»	Лекції
		16 год.
		Практичні
		-
		Лабораторні
		32 год.
		Самостійна робота
		42 год.
		Вид контролю: екзамен

Частка аудиторних занять і частка самостійної та індивідуальної роботи у загальному обсязі годин з навчальної дисципліни становить:

для денної форми навчання – 53,3 % аудиторних занять, 46,7 % самостійної та індивідуальної роботи.

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 4

2. Мета та завдання навчальної дисципліни

Метою вивчення навчальної дисципліни «Архітектура комп'ютера» є забезпечення студентів знаннями в галузі основ будови комп'ютера, низькорівневого програмування, проектування алгоритмів та прийомів програмування, навичками практичної роботи на персональних комп'ютерах, огляді історичних аспектів розвитку комп'ютерної техніки, виховання логічності та структурованості мислення.

Завданнями навчальної дисципліни «Архітектура комп'ютера» є набуття знань, умінь та навичок (компетентностей), спрямованих на:

- одержання знань з основоположних принципів побудови та функціонування комп'ютерів;
- одержання знань про архітектуру комп'ютерних систем, функціональні можливості елементів і складових частин комп'ютерів та їх управлінням;
- вивчення порядку обміну даними між компонентами комп'ютера;
- ознайомлення з форматами даних, якими оперує комп'ютер;
- дослідження характеристик різних типів і поколінь комп'ютера;
- розуміння системи команд мікропроцесорів персональних комп'ютерів;
- вивчення арифметичних та логічних команд, розгалуження обчислювального процесу при програмуванні мовою асемблера;
- вивчення будови, класифікації та порівняльних характеристики мікропроцесорів;
- розуміння видів та будови систем пам'яті комп'ютера;
- розуміння функцій інтерфейсу введення-виведення;
- ознайомлення з сучасними тенденціями розвитку архітектури комп'ютера;
- вивчення циклічних обчислень, команд роботи з пам'яттю, співпроцесором при програмуванні мовою асемблера;
- підготовку студента до подальшого поглибленого вивчення спеціальних дисциплін;

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 5

– набуття навичок самостійного вивчення різних архітектур комп'ютерів та проведення їх порівняльного аналізу при створенні ефективної інформаційної системи.

Зміст навчальної дисципліни направлений на формування наступних **компетентностей**, визначених стандартом вищої освіти зі спеціальності 122 «Комп'ютерні науки»:

загальні:

ЗК 1. Здатність до абстрактного мислення, аналізу та синтезу.

ЗК 2. Здатність застосовувати знання у практичних ситуаціях.

ЗК 9. Здатність працювати в команді.

ЗК 10. Здатність бути критичним і самокритичним.

спеціальні:

СК 10. Здатність застосовувати методології, технології та інструментальні засоби для управління процесами життєвого циклу інформаційних і програмних систем, продуктів і сервісів інформаційних технологій відповідно до вимог замовника.

Отримані знання з навчальної дисципліни стануть складовими наступних **програмних результатів** навчання за спеціальністю 122 «Комп'ютерні науки»:

ПР 13. Володіти мовами системного програмування та методами розробки програм, що взаємодіють з компонентами комп'ютерних систем, знати мережні технології, архітектури комп'ютерних мереж, мати практичні навички технології адміністрування комп'ютерних мереж та їх програмного забезпечення.

Під час вивчення навчальної дисципліни здобувачі вищої освіти зможуть отримати наступні Soft skills:

- *комунікативні навички*: письмове, вербальне й невербальне спілкування; уміння грамотно спілкуватися по e-mail; вести дискусію і відстоювати свою позицію;

- *керування часом*: уміння справлятися із завданнями вчасно;

- *гнучкість і адаптивність*: гнучкість, адаптивність і здатність змінюватися; уміння аналізувати ситуацію, орієнтування на вирішення проблеми;

- *лідерські якості*: уміння спокійно працювати в напруженому середовищі; уміння ухвалювати рішення; уміння ставити мету, планувати діяльність;

- *особисті якості*: креативне й критичне мислення; етичність, чесність, терпіння, повага до оточуючих.

3. Програма навчальної дисципліни

МОДУЛЬ 1

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 6

Змістовий модуль 1. Системи числення та внутрішнє представлення чисел у пам'яті комп'ютера.

Тема 1. Представлення даних в пам'яті комп'ютера (ЗК 1, ЗК 2, ЗК 9, ЗК 10, СК 10, ПР 13)

1. Системи числення.
2. Переведення чисел з однієї системи числення в іншу.
3. Представлення цілих чисел в пам'яті комп'ютера.
4. Представлення дійсних чисел в пам'яті комп'ютера.
5. Структура машинної команди.
6. Функціональна класифікація машинних команд.

Змістовий модуль 2. Архітектура комп'ютера. Основи мови Assembler.

Тема 2. Знайомство з обчислювальними машинами (ОМ) та комп'ютерами (ЗК 1, ЗК 2, ЗК 9, ЗК 10, СК 10, ПР 13)

1. Загальні відомості про ОМ та комп'ютера.
2. Історія розвитку обчислювальної техніки.
3. Архітектура фон Неймана.
4. Програмна модель архітектури Intel IA-32
5. Набір регістрів.
6. Організація пам'яті.

Тема 3. Програмування на мові Assembler (ЗК 1, ЗК 2, ЗК 9, ЗК 10, СК 10, ПР 13)

1. Життєвий цикл програми на мові Assembler.
2. Структура програми на мові Assembler.
3. Арифметичні команди мови Assembler.
4. Логічні команди мови Assembler.
5. Команди передачі управління.
6. Складні структури даних.
7. Архітектура та програмування співпроцесора.

Змістовий модуль 3. Поглиблені відомості про архітектуру комп'ютера

Тема 4. Сучасні архітектури та технології (ЗК 1, ЗК 2, ЗК 9, ЗК 10, СК 10, ПР 13)

1. CISC архітектура.
2. Розвиток архітектури x86/IA32 – 64.

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	<i>Випуск 1</i>	<i>Зміни 0</i>	<i>Екземпляр № 1</i>	<i>Арк 17 / 7</i>

3. RISC архітектура.
4. Архітектура ARM.
5. Не-фон-неймановські архітектури.
6. Класифікація Флінна.
7. Скалярні та векторні комп'ютери
8. Квантові комп'ютери.
9. Напрямки подальшого розвитку комп'ютерів та обчислювальної техніки.

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 8

4. Структура (тематичний план) навчальної дисципліни

Змістові модулі і теми	Кількість годин							
	денна форма				заочна форма			
	у с ь о г о	л е к ц і ї	л а б о р а т о р н і	с а м о с т і й н а р о б о т а	у с ь о г о	л е к ц і ї	л а б о р а т о р н і	с а м о с т і й н а р о б о т а
МОДУЛЬ 1								
Змістовий модуль 1. Системи числення та внутрішнє представлення чисел у пам'яті комп'ютера.								
Тема 1. Представлення даних в пам'яті комп'ютера	24	4	12	8	-	-	-	-
Разом за змістовий модуль 1	24	4	12	8	-	-	-	-
Модульний контроль 1	1	-	1	-	-	-	-	-
Змістовий модуль 2. Архітектура комп'ютера. Основи мови Assembler.								
Тема 2. Знайомство з обчислювальними машинами та комп'ютерами	6	2	-	4	-	-	-	-
Тема 3. Програмування на мові Assembler	44	6	18	20	-	-	-	-
Тема 4. Сучасні архітектури та технології	14	4	-	10	-	-	-	-
Разом за змістовий модуль 2	64	12	18	34	-	-	-	-
Модульний контроль 2	1	-	1	-	-	-	-	-
ВСЬОГО	90	16	32	42	-	-	-	-

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 9

5. Теми лабораторних занять

№ з/п	Назва теми	Кількість годин	
		денна форма	заочна форма
МОДУЛЬ 1			
Змістовий модуль 1. Системи числення та внутрішнє представлення чисел у пам'яті комп'ютера.			
1	Системи числення.	4	-
2	Внутрішнє представлення цілочисельних даних.	4	-
3	Внутрішнє представлення дійсних даних.	4	-
	Модульний контроль 1	1	-
Змістовий модуль 2. Архітектура комп'ютера. Основи мови Assembler.			
4	Обчислення цілочисельних арифметичних виразів на мові Assembler.	6	-
5	Організація умовних переходів.	4	-
6	Організація циклів і робота з цілочисельними масивами.	4	-
7	Обчислення арифметичних виразів і трансцендентних функцій (співпроцесор iх87).	4	-
	Модульний контроль 2	1	-
РАЗОМ		32	-

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 10

6. Завдання для самостійної роботи

№ з/п	Назва теми	Кількість годин	
		денна форма	заочна форма
МОДУЛЬ 1			
Змістовий модуль 1. Системи числення та внутрішнє представлення чисел у пам'яті комп'ютера.			
1	Тема 1. Представлення даних в пам'яті комп'ютера: - Історія виникнення систем числення; - Позиційні, непозиційні та змішані системи числення; - Типи даних та виділення пам'яті в різних мовах програмування; - Поглиблене вивчення стандартів ISO/IEC 2382:2015 та IEEE 754-2008; - Ознайомлення із системами кодування.	8	-
Змістовий модуль 2. Архітектура комп'ютера. Основи мови Assembler.			
2	Тема 2. Знайомство з обчислювальними машинами (ОМ) та комп'ютерами: - Взаємодія з пристроями введення-виведення; - Організація роботи шини пам'яті; - Організація пам'яті; - Історія розвитку архітектури Intel IA-32/x84; - Відмінності між архітектурами x86-32 та x86-64.	4	-
3	Тема 3. Програмування на мові Assembler: - Зв'язок асемблера з високорівневими мовами програмування - Системні регістри мікропроцесора - MMX- та XMM-розширення архітектури процесорів Pentium - Реверс-інжиніринг програмного коду; - Аналіз програмного коду асемблер, отриманого шляхом реверс-інжинірингу.	20	-
4	Тема 4. Сучасні архітектури та технології: - Гарвардська архітектура; - Різновиди CISC-архітектур; - Різновиди ARM-архітектур; - Мейнфрейми та суперкомп'ютери; - Програмування для квантового комп'ютера.	10	-
РАЗОМ		42	-

7. Індивідуальні самостійні завдання

Індивідуальні завдання з дисципліни «Архітектура комп'ютера» полягають у виконанні лабораторних робіт згідно варіанту по списку в журналі (проходження онлайн навчання, виконання тестових контрольних робіт, виконання тестових проміжних оцінювань).

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 11

8. Методи навчання

Під час викладання навчальної дисципліни використовуються методи навчання, що сприяють досягненню відповідних програмних результатів.

Результат навчання	Методи навчання
ПР13. Володіти мовами системного програмування та методами розробки програм, що взаємодіють з компонентами комп'ютерних систем, знати мережні технології, архітектури комп'ютерних мереж, мати практичні навички технології адміністрування комп'ютерних мереж та їх програмного забезпечення.	– Вербальні методи (лекція, пояснення) – Наочні методи (спостереження, демонстрація, ілюстрація) – Практичні методи (проведення дослідів, експериментів, виконання різних видів вправ, практичних завдань, кейсів) – Методи самостійної роботи (анотування опрацьованого матеріалу, вирішення задач, проведення розрахунків, написання есе, підготовка доповідей тощо)

9. Методи контролю

Перевірка досягнення програмних результатів навчання здійснюється з використанням наступних методів.

Результат навчання	Методи контролю
ПР13. Володіти мовами системного програмування та методами розробки програм, що взаємодіють з компонентами комп'ютерних систем, знати мережні технології, архітектури комп'ютерних мереж, мати практичні навички технології адміністрування комп'ютерних мереж та їх програмного забезпечення.	– Усне опитування, участь у дискусії, відповіді на проблемні запитання – Перевірка виконання практичних завдань, вправ, кейсів – Перевірка виконання та захист лабораторних робіт – Експрес-тестування – Перевірка виконання та захист індивідуальних завдань – Самооцінювання та взаємооцінювання – Перевірка виконання завдань модульного контролю – Екзамен

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 12

10. Оцінювання результатів навчання здобувачів вищої освіти

Оцінювання результатів навчання здобувачів вищої освіти з навчальної дисципліни здійснюється відповідно до Положення про оцінювання результатів навчання здобувачів вищої освіти у Державному університеті «Житомирська політехніка» та розподілу балів, що наведений нижче.

Система оцінювання результатів навчання здобувачів вищої освіти з навчальної дисципліни включає поточний, модульний та підсумковий контроль.

Поточний контроль проводиться для оцінювання рівня засвоєння знань, формування умінь і навичок здобувачів вищої освіти впродовж вивчення ними матеріалу модуля (змістових модулів) навчальної дисципліни. Поточний контроль здійснюється під час проведення навчальних занять.

Модульний контроль проводиться з метою оцінювання результатів навчання здобувачів вищої освіти за модуль (змістові модулі) навчальної дисципліни. Модульний контроль проводиться під час навчального заняття після завершення вивчення матеріалу модуля (змістових модулів) навчальної дисципліни. Модульний контроль здійснюється у формі тестування.

Підсумковий контроль проводиться для підсумкового оцінювання результатів навчання здобувачів вищої освіти з навчальної дисципліни. Підсумковий контроль здійснюється після завершення вивчення навчальної дисципліни. Підсумковий контроль проводиться у формі екзамену. Процедура складання екзамену визначена у Положенні про організацію освітнього процесу у Державному університеті «Житомирська політехніка».

Розподіл балів з навчальної дисципліни

Види робіт здобувача вищої освіти	Кількість балів за семестр
Для здобувача денної форми навчання	
Виконання завдань поточного контролю	60
Виконання завдань модульного або підсумкового контролю	40
Підсумкова семестрова оцінка	100

Розподіл балів за виконання завдань поточного контролю

Види робіт здобувача вищої освіти	Кількість балів за семестр	
	денна форма	заочна форма
Виконання завдань під час навчальних занять	48	-
Виконання та захист індивідуальних самостійних завдань	12	-
Виконання науково-дослідної роботи та інших видів робіт (додаткові – заохочувальні бали, зараховуються в межах 20 балів): 1. Підготовка наукових статей, тез доповідей наукових конференцій,	10	-

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 13

Види робіт здобувача вищої освіти	Кількість балів за семестр	
	денна форма	заочна форма
участь у заходах університету 2. Активність на заняттях, креативність при виконанні індивідуальних завдань, вчасність здачі лабораторних робіт	10	-
Разом за виконання завдань поточного контролю	60	-

Розподіл балів за виконання завдань під час навчальних занять

Види робіт здобувача вищої освіти	Кількість балів за семестр	
	денна форма	заочна форма
Участь у дискусії	7	-
Виконання тестових завдань	9	-
Виконання та захист практичних завдань, вправ, кейсів	9	-
Виконання та захист лабораторних робіт	23	-
Разом за виконання завдань під час навчальних занять	48	-

З метою застосування цілих чисел для оцінювання результатів роботи здобувачів під час навчальних занять може використовуватися 100-бальна шкала оцінювання щодо кожного окремо виду робіт. Розрахунок загальної кількості балів, які здобувач може набрати за результатами роботи під час навчальних занять протягом семестру, проводиться за формулою:

$$P_{\text{нз}} = \sum (P_i \times BK_i) \times K_{\text{нз}}, \quad (1)$$

де $P_{\text{нз}}$ – загальна кількість балів, набраних здобувачем за виконання завдань під час навчальних занять за семестр;

P_i – кількість набраних здобувачем балів за семестр за виконання i -го виду робіт під час навчальних занять (за 100-бальною шкалою);

BK_i – ваговий коефіцієнт за виконання i -го виду робіт під час навчальних занять. Значення вагових коефіцієнтів розраховуються шляхом ділення кількості балів, яка передбачена за виконання окремого виду робіт під час навчальних занять, на сумарну кількість балів за виконання усіх видів робіт під час навчальних занять за семестр;

$K_{\text{нз}}$ – коригувальний коефіцієнт, який визначається шляхом ділення кількості балів, що передбачена за виконання завдань під час навчальних занять за семестр, на 100 балів.

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 14

Розподіл балів за виконання завдань модульного контролю

Види робіт здобувача вищої освіти денної форми навчання	Кількість балів за семестр
Виконання завдань модульного контролю 1	20
Виконання завдань модульного контролю 2	20
Разом за виконання завдань модульного контролю	40

Якщо здобувач вищої освіти денної форми навчання виконав завдання модульного контролю і з урахуванням отриманих балів за поточний контроль набрав у сумі 60 балів або більше, він може погодити дану оцінку в електронному кабінеті і вона стане семестровою оцінкою за вивчення навчальної дисципліни.

Якщо здобувач вищої освіти денної форми навчання під час вивчення навчальної дисципліни набрав 60 балів або більше і бажає покращити свій результат успішності, він проходить процедуру підсумкового контролю у формі екзамену. Набрані бали за виконання завдань підсумкового контролю, а також бали за поточний контроль сумуються і формується семестрова оцінка з навчальної дисципліни. Бали, які здобувач вищої освіти набрав за виконання завдань модульного контролю, при цьому не враховуються під час розрахунку семестрової оцінки з навчальної дисципліни.

Здобувач вищої освіти допускається до процедури підсумкового контролю у формі екзамену, якщо за виконання завдань поточного контролю набрав 20 балів або більше.

Якщо здобувач вищої освіти за результатами поточного контролю набрав 15–19 балів, він отримує право за власною заявою опанувати окремі теми (змістові модулі) навчальної дисципліни понад обсяги, встановлені навчальним планом освітньої програми. Вивчення окремих складових навчальної дисципліни понад обсяги, встановлені навчальним планом освітньої програми, здійснюється у вільний від занять здобувача вищої освіти час.

Якщо здобувач вищої освіти за результатами поточного контролю набрав від 0 до 14 балів (включно), він вважається таким, що не виконав вимоги робочої програми навчальної дисципліни та має академічну заборгованість. Здобувач вищої освіти отримує право за власною заявою опанувати навчальну дисципліну у наступному семестрі понад обсяги, встановлені навчальним планом освітньої програми.

Процедура надання додаткових освітніх послуг здобувачу вищої освіти з метою вивчення навчального матеріалу дисципліни понад обсяги, встановлені навчальним планом освітньої програми, визначена у Положенні про надання додаткових освітніх послуг здобувачам вищої освіти в Державному університеті «Житомирська політехніка».

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 15

Визнання результатів навчання, набутих у неформальній та/або інформальній освіті

Визнання результатів навчання, набутих у неформальній та/або інформальній освіті в рамках окремих тем навчальної дисципліни, здійснюється викладачем за зверненням здобувача вищої освіти та представленням документів, які підтверджують результати навчання (сертифікати, свідоцтва, скріншоти тощо). Рішення про визнання та оцінка за відповідну частину освітнього компонента приймається викладачем за результатами співбесіди зі здобувачем вищої освіти.

Визнання результатів навчання, набутих у неформальній та/або інформальній освіті в рамках цілого освітнього компонента, здійснюється за процедурою, яка визначена у Положенні про організацію освітнього процесу у Державному університеті «Житомирська політехніка».

Шкала оцінювання

Шкала ЄКТС	Національна шкала	100-бальна шкала
A	Відмінно	90-100
B	Добре	82-89
C		74-81
D	Задовільно	64-73
E		60-63
FX	Незадовільно	35-59
F		0-34

11. Глосарій

№ з/п	Термін державною мовою	Відповідник англійською мовою
1	Архітектура комп'ютера	Computer architecture
2	Архітектура фон Неймана	von Neumann architecture
3	Центральний процесор	Central processing unit
4	Арифметико-логічний пристрій	arithmetic logic unit
5	Регістр процесора	processor register
6	Мікроархітектура	Microarchitecture
7	Гарвардська архітектура	Harvard architecture
8	Архітектура системи команд	instruction set architecture
9	Система числення	Numeral system
10	Двійкова система числення	binary numeral system
11	Вісімкава система числення	Octal numeral system

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 16

№ з/п	Термін державною мовою	Відповідник англійською мовою
12	Десяткова система числення	decimal numeral system
13	Шістнадцяткова система числення	Hexadecimal numeral system
14	Ціле число	Integer
15	Булевий тип даних	Boolean
16	CISC	CISC
17	RISC	RISC
18	Мейнфрейм	Mainframe computer
19	Число з рухомою комою	Floating-point arithmetic
20	Мова асемблера	assembly language
21	Асемблер	assembler
22	Співпроцесор	coprocessor
23	Математичний співпроцесор	Floating point unit
24	Регістри	registers
25	Стек пам'яті	stack register

12. Рекомендована література

Основна література

1. Jim Ledin, Dave Farley. Modern Computer Architecture and Organization. Packt Publishing Ltd, 2022 - Computers – 560 p. – URL: [https://viterbi-web.usc.edu/~yudewei/main/sources/books/Modern%20Computer%20Architecture%20and%20Organization%20Learn%20processor%20architecture%20including%20RISC-V,%20and%20design%20of%20PCs,%20cloud%20servers,...%20\(Jim%20Ledin\)%20\(z-lib.org\).pdf](https://viterbi-web.usc.edu/~yudewei/main/sources/books/Modern%20Computer%20Architecture%20and%20Organization%20Learn%20processor%20architecture%20including%20RISC-V,%20and%20design%20of%20PCs,%20cloud%20servers,...%20(Jim%20Ledin)%20(z-lib.org).pdf)
2. Patricio Bulić. Understanding Computer Organization: A Guide to Principles Across RISC-V, ARM Cortex, and Intel Architectures. Undergraduate Topics in Computer Science. - Springer Cham. - 2024. - 297 p. URL: <https://doi.org/10.1007/978-3-031-58075-8>
3. Shuangbao Paul Wang. Computer Architecture and Organization: Fundamentals and Architecture Security. Fundamentals and Architecture Security. - Springer Singapore. – 2021. – 337 p. URL: <https://doi.org/10.1007/978-981-16-5662-0>
4. Bernard Goossens. Guide to Computer Processor Architecture: A RISC-V Approach, with High-Level Synthesis. Undergraduate Topics in Computer Science. – 2023. – 439 p. <https://doi.org/10.1007/978-3-031-18023-1>

Допоміжна література

1. Sarah Harris, David Harris. Digital Design and Computer Architecture. ARM Edition. Morgan Kaufmann. 2016 – 584p.

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідає ДСТУ ISO 9001:2015			Ф-22.05-05.01 122.00.1/Б/ ОК13-1-2024
	Випуск 1	Зміни 0	Екземпляр № 1	Арк 17 / 17

2. Мельник А. О. Архітектура комп'ютера: підручник. – Луцьк : Волинська обласна друкарня, 2008. – 470 с.

3. Архітектура комп'ютерів. Особливості використання комп'ютерів в ІС : навчальний посібник / С. В. Кавун, І. В. Сорбат. – Харків : Вид. ХНЕУ, 2010. – 256 с.

4. John L. Hennessy, David A. Patterson. Computer Architecture: A Quantitative Approach. 6th Edition. Morgan Kaufmann. 2017 – 936 p.

5. ДСТУ ISO/IEC 2382:2017 Інформаційні технології. Словник термінів (ISO/IEC 2382:2015, IDT).

6. David Harris, Sarah Harris. Digital Design and Computer Architecture. 2nd Edition. Morgan Kaufmann. 2012 – 720p.

7. Тарарака В.Д. Архітектура комп'ютерних систем: навчальний посібник. – Житомир : ЖДТУ, 2018. – 383 с.

13. Інформаційні ресурси в Інтернеті

1. Апаратні засоби комп'ютера. <https://studfile.net/preview/5342216/>
2. ISO/IEC 2382:2015 <https://www.iso.org/obp/ui/en/#!iso:std:63598:en>
3. Мережева академія Cisco. <https://www.netacad.com/>