

Житомирська політехніка	МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА» Система управління якістю відповідас ДСТУ ISO 9001:2015	Ф-20.09- 05.02/174.00.1/М/ОК9- 2024
	Екземпляр № 1	Арк 112 / 36

Лабораторна робота № 5

СИНТЕЗ ТА АНАЛІЗ ЦИФРОВОЇ ЕЛЕКТРИЧНОЇ СХЕМИ СИСТЕМИ УПРАВЛІННЯ У ПРОГРАМІ MICROCAP

Мета роботи:

- навчитися виконувати синтез логічної схеми, виконувати настройку і аналіз логічної схеми, використовуючи програму Microcap;
- Оволодіти навиками по експериментальному визначенню параметрів логічної схеми.

5.1 Виконання роботи

1. Виконати синтез електричної принципової схеми блоку обчислення логічної функції $F(X1, X2, X3, X4)$ (табл. 2.1.) в програмі **Microcap**. Для синтезу схеми використовуйте **Логічний перетворювач**.
2. Виконати перевірку правильності функціонування схеми шляхом подачі на її вхід від цифрового генератора тестового набору логічних змінних і вимірювання логічним аналізатором вхідних та вихідної логічних змінних.
3. Реалізувати схему блоку обчислення логічної функції на мікросхемах серії 74LS (аналог K555) і повторити п. п. 2. Зразок – додаток В.

5.2. Зміст звіту

1. Найменування і мета роботи.
2. Початкові дані індивідуального варіанту.
3. Аналіз початкових даних.
4. Схема електрична принципова блоку обчислення логічної функції.
5. Результати вимірювання параметрів схеми (згідно п. п. 2 - 4 розділу “Виконання роботи”).
6. Висновки по роботі.

5.3. Контрольні запитання

1. Що називається логічною схемою?
2. Які основні методи перевірки дієздатності логічних схем?
3. Як в програмі MicroCAP виконати з'єднання елементів схеми?
4. Як в програмі MicroCAP задати тип логічного елемента?
5. Як підключити цифровий генератор до схеми?
6. Як підключити логічний аналізатор до схеми?
7. Як виконати синтез логічної схеми по заданому виразу логічної функції?
8. Як надрукувати результати вимірювань для електричної схеми?