

Проектування комп'ютерних інформаційно-вимірювальних систем

06.02	Пр.1 Розробка функціональної схеми логічної функції комбінаційного типу на логічних елементах
07.02	Лаб.1 Синтез та аналіз аналогової електричної схеми у програмі Multisim
26.02	Пр.2 Розробка функціональної схеми логічної функції комбінаційного типу на мультіплексорах
26.02	Лаб.2 Синтез та аналіз цифрової електричної схеми у програмі Multisim
11.03	Пр.3 Розробка функціональної схеми кінцевого автомату
11.03	Лаб.3 Дослідження можливостей інтегрованого середовища MicroCAP для моделювання і аналізу електричних схем
25.03	Пр.4 Проектування підсилювальних блоків вимірювального каналу комп'ютеризованих ІВС
25.03	Лаб.4 Синтез та аналіз аналогової електричної схеми у програмі MicroCAP
08.04	Пр.5 Багатоваріантний аналіз електронних схем
08.04	Лаб.5 Синтез та аналіз цифрової електричної схеми у програмі MicroCAP
22.04	Пр.6 Статистичний аналіз електронної схеми по методу Монте-Карло (рівномірний розподіл) у програмі Multisim
22.04	Лаб.6 Багатоваріантний аналіз електронних схем у програмі MicroCAP
6.05	Пр.7 Статистичний аналіз електронної схеми по методу Монте-Карло (розподіл Гауса) у програмі Multisim
6.05	Лаб.7 Статистичний аналіз електронних схем у програмі MicroCAP
20.05	Пр.8 Підсумкове заняття
20.05	Лаб.8 Залік

Відправляйте звіти до 19.05.24 р. двома архівами (можна в одному листі): практики (7 практик) та лабораторні (7 лабораторних з файлами програм та титульним листом).