

АТ, АІ. Теми рефератів по ЕМПТ

Об'єм реферату 3-4 сторінки тексту (Times New Roman, 14/1) та 2-3 рисунка. Без інтервалів між абзацами. Обов'язково – список літератури (2-3 джерела) та посилання на них у тексті. Рамочок не треба.

№ варіанта	Назва
1.	Позиційні системи числення. Правила переведення чисел із однієї системи у іншу.
2.	Узгодження різних типів логік.
3.	Суматори. Призначення, алгоритм функціонування, таблиці істинності, схеми. Нарощення розрядності.
4.	Алгебра логіки при синтезі та аналізі логічних схем.
5.	Дільники частоти. Привести схеми і пояснити принцип дії.
6.	Поняття о повному та мінімальних базисах.
7.	Мультиплексори. Призначення, алгоритм функціонування, таблиці істинності, схеми. Нарощення розрядності.
8.	Характеристики і параметри інтегральних систем логічних елементів.
9.	Асинхронні реверсивні двійкові лічильники з послідовним перенесенням. Пояснити роботу схем.
10.	Дешифратори. Призначення, алгоритм функціонування, таблиці істинності, схеми. Нарощення розрядності.
11.	Тригери. Класифікація.
12.	Основні поняття, визначення, закони і теореми алгебри логіки.
13.	Дільники частоти. Привести схеми і пояснити принцип дії.
14.	Мінімізація логічних функцій.
15.	Логічні елементи з відкритим колектором. Пояснити їхні переваги і застосування.
16.	Серії цифрових інтегральних мікросхем.
17.	Завадостійкість цифрових схем та їх робота на лінію зв'язку.
18.	Форми представлення логічних функцій.
19.	Таблиці істинності, рівняння роботи, схеми і діаграми роботи асинхронних і синхронних Т-тригерів.
20.	Таблиці істинності, рівняння роботи, схеми і діаграми роботи асинхронних і синхронних D-тригерів.
21.	Регістри, їхнє призначення і застосування. Послідовні зсуваючі регістри. Привести і пояснити схеми і часові діаграми роботи.
22.	Лічильники. Призначення, застосування і класифікація.
23.	Методика синтезу лічильників з довільним коефіцієнтом рахунку.
24.	Паралельні та зсуваючі регістри. Схемна реалізація та синтез.
25.	Регістри. Визначення, термінологія, класифікація. Схемотехніка і основні характеристики регістрів.
26.	Регістри, їхнє призначення і застосування. Послідовно-паралельні і паралельно-послідовні регістри
27.	Лічильники. Визначення, термінологія, класифікація
28.	Асинхронний двійковий лічильник, що підсумовує, з послідовним перенесенням.

	Пояснити схему, часові діаграми і таблицю, що показує його роботу
29.	Таблиці істинності, рівняння роботи, схеми і діаграми роботи асинхронних і синхронних RS-тригерів.
30.	Синхронний лічильник з наскрізним перенесенням. Пояснити роботу схем.

Зразок титульного листа:

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
 ДЕРЖАВНИЙ УНІВЕРСИТЕТ «ЖИТОМИРСЬКА ПОЛІТЕХНІКА»
 Факультет комп'ютерно-інтегрованих технологій, мехатроніки і робототехніки
 Кафедра інформаційно-вимірювальних технологій

Реферат
 з навчальної дисципліни
«ЕЛЕКТРОНІКА ТА МІКРОПРОЦЕСОРНА ТЕХНІКА»
 на тему
**«Методи стабілізації робочої точки та класи підсилення підсилювача на
 біполярному транзисторі»**

Виконала: студентка 2 курсу, групи ІВТ-6

Спеціальності: 175 «Інформаційно-вимірювальні технології»

Семенюк І.В.

Перевірила: Воронова Т.С.

Оцінка: _____